2) Un flip flop JK es un circuito secuencial temporalizado. Estos circuitos son celdas binarias capaces de almacenar bits de información. Es sincrónico. Tiene dos entradas las cuales son J y K, y dos salidas que una es el bit almacenado y la otra es el complemento del bit almacenado. Se creo para solucionar el problema del flip flop SR el cual sucedia cuando las dos entradas eran 1. La J tiene entrada de SET y la K de RESET, según la entrada de cada uno, la salida puede ser diferente o igual.

Tabla

Descripción generada automáticamenteDiagrama

Descripción generada automáticamente

3) Instrucciones de transferencia de control:

* CALL: Llama a una subrutina.
* RET: Retorna de la subrutina.
* JMP: Salta incondicional a etiqueta.
* JZ: Salta si el ultimo valor calculado es cero.
* JNZ: Salta si el ultimo valor calculado **no** es cero.
* JS: Salta si el ultimo valor calculado es negativo.
* JNS: Salta si el ultimo valor calculado **no** es negativo.
* JC: Salta si el ultimo valor calculado produjo carry.
* JNC: Salta si el ultimo valor calculado **no** produjo carry.
* JO: Salta si el ultimo valor calculado produjo overflow.
* JNO: Salta si el ultimo valor calculado **no** produjo overflow.

Los modos de direccionamientos que pueden ser usados en ellas son:

* Direccionamiento Directo
* Direccionamiento Relativo

4) La jerarquía de memoria es un sistema que está conformado por varias memorias (memoria interna, externa y del procesador) las cuales tienen diferentes características: velocidad, capacidad y coste. Los principios de esta son:

Mientras más capacidad menos velocidad y coste por bit.

Mientras menos capacidad más velocidad y coste por bit.

A menor tiempo de acceso, mayor coste por bit.

El objetivo final de la jerarquía es que cuando el procesador acceda a un dato, este s e encuentre en el nivel más rápido de la jerarquía. Asi obtenemos una memoria moderada.

Diagrama

Descripción generada automáticamente